

～CECS 組込システム高位設計セミナーのご案内～

本セミナーの概要：

世界最先端の組込システム高位設計技術のご紹介を致します。レジスタ転送レベル(RTL)より上位の設計段階における SoC(システム LSI) 設計を対象とした次世代型のシステムレベル設計技術と設計支援ツール(ESE – Embedded Systems Environment)について、技術解説とデモを行います。大規模設計を効率よく行うには、SoC 上のソフトウェアも含めたハードウェア・ソフトウェア協調設計を円滑かつ統一的に支援する必要があります。本セミナーでは、そのための最新技術に関する講義と、それを実現しているツールに関するデモを中心とした解説を行います。また、特に設計検証技術についても、形式的検証技術を中心に上位設計を効率よく支援する技術及びツール、並びに、設計エラーのデバッグ作業を支援する技術と最新ツールの解説も行います。

大学関係者(学生・教員)並びに、企業の技術者他一般を対象に、VLSI 設計の基礎的な理解レベルを想定してセミナーを開催しますが、ご参加は経営者初めどなたでも結構です。

セミナーは基本的に英語ですが、ご参加を事前に申し込まれた方(e-mail で御願いします)には、当日受付時に講演の日本語プリントを会場でお配り致します。お申し込みの無い方の場合でも、先着順にプリントをお配り致します。但し、プリントが不足してお配り出来ない場合がありますので、ご了承下さい。

セミナー日時：

平成20年1月31日(木)

15:00 – 15:15 セミナー概要及び「組込コンピューターシステム研究センター」のご紹介
(日本語、カルフォルニア大学アーバイン校 アジア事務所長 嘉納時男)

15:15 – 16:15 Principles of Embedded Systems: Platforms, Modeling, Synthesis , Verifications
(英語,カルフォルニア大学アーバイン校 Gajski 教授)

16:15 – 16:30 Coffee Break

16:30 – 17:15 Embedded Systems Tools: Current status, trends and needs (英語, Gajski 教授)

17:15 – 18:00 ESE Tutorial, ESE demo(英語、Gajski 教授、日本語アシスト:嘉納)

開催場所：

国立沖縄高等工業専門学校、メディアビル棟3階視聴覚ホール

アクセス：沖縄国立工業専門学校ホームページ参照

<http://www.okinawa-ct.ac.jp/>

参加対象:

一般(社会人、経営者および、教育機関在籍の教職員・学生)

定員・参加費:

40名、参加費無料

申込方法:

下記企画運営担当まで所属、住所氏名明記の上 e-mail にてお申し込み下さい。
席に余裕がありますので飛び入り聴講もお受け致しますが、その場合資料が不足する場合がございます。

企画運営 :

Center for Embedded Computer Systems (CECS)

University of California at Irvine

2210 Air Building, Irvine, California 92697-2625

Tel: 949-824-4155

Web: www.cecs.uci.edu

カルフォルニア大学アーバイン校

組込コンピューターシステム研究センター

日本事務所 所長 嘉納時男

電話: 090-5541-1327

E-mail: tkano@uci.edu (お申し込みはこちらへ)

共催:

沖縄国立高等工業専門学校

校長 糸村昌祐

沖縄県名護市字辺野古905番地

電話: 0980-55-4003