

VLSI2013 実習課題

- 次ページ以降に示されたsmachine.vhdを以下の動作をするように設計し、FPGAで動作をさせる。
 - reset='0'の時は、すべてのLEDが点灯
 - reset='1'の時は、以下のような順序でLEDが点灯するようにせよ。
(LEDの点灯は人間がみて順序がわかるスピードで)

		LED_N	LED_E	LED_S	LED_W	LED_C
reset='0'		1	1	1	1	1
reset='1'	1	0	0	0	0	0
	2	1	0	0	0	0
	3	0	1	0	0	0
	4	0	0	1	0	0
	5	0	0	0	1	0
	6	0	0	0	0	1
	7	0	0	0	1	0
	8	0	0	1	0	0
	9	0	1	0	0	0
	10	1	0	0	0	0

smachine.vhd

FPGA VERTEX4 xc4vfx12-10ff668

